|  |  |
| --- | --- |
| Disciplina: ARQC | ATIVIDADE ENTREGA – 25/05/2025 |
| Observações: atividade individual | Professora: Matheus Matos |
| Nome: Samuel Goncalves Barros RA: 01251142 | |

QUESTÕES:

1. Desenhe sobre um esquema básico de arquitetura de computadores e seus componentes
2. O que é a CPU? (\*)
3. O que a ULA?(\*)
4. O que são os registradores, para que servem, onde se localizam? (\*)
5. Quais são os tipos de memórias e qual a finalidade de cada uma delas: RAM, ROM, Eprom, Flash, memória de massa. (\*\*)
6. O que é o DMA, para que serve, como funciona?(\*)
7. O que é o CS – Chip select? (\*)
8. O que é o adress bus e o data bus? (\*\*)
9. Pesquisa sobre a arquitetura do processador I5 e do I7, qual seu fabricante, início de fabricação, principais características. (\*\*)
10. O que é um processador dual core e quad core? Dê exemplos. (\*\*)

Utilize o material da aula e se houver dúvidas pesquise nos materiais disponíveis em pdf.

Resposta suscintas e objetivas. Como se vc tivesse que preparra uma inteligência artificial para responder.

Ao final vc deve construir um jogo de palavras cruzadas.

Para que cada palavra acima em vermelho seja a resposta e deve ajustar o jogo de maneira que todos combinem e fiquem agrupados. Lembre do jogo de palavras em binário da avaliação? Essa é a dica.

**Respostas:**

**1.** Em anexo/no arquivo .zip

**2.** Central de processamento que realiza cálculos e processa instruções, possuindo ULA e UC.

**3.** Realiza cálculos matemáticos e lógicos e está inserido na CPU.

**4.** A primeira memoria perto da CPU desempenhando o processo de registro mais rápido da hierarquia.

**5.** Memoria temporária onde é armazenado os dados quando o computador está ligado. Memoria essencial para as funcionalidades da BIOS. Memoria na qual guarda seus dados quando a energia é desligada. Memoria que armazena dados mesmo sem energia. Memoria de alta volume, comumente utilizado para gravar programas.

**6.** Comunicação dos hardwares diretamente com a memória RAM sem passar pela CPU.

**7.** Sinal que ativa ou desativa um chip específico para comunicação no barramento.

**8.** Conjunto de linhas de comunicação que liga um processador a outros componentes do computador. Dispositivo que transporta dados e informações dentro do computador.

**9.** Sua fabricante é intel,inicou sua fabricação em 2009, possuia incialmente de 2 a 4 nucleos, sem hyper-threading e gráficos básicos.

Sua fabricante é a intel, inicioi sua faabricaçõ em 2008, possuía inicialmente 4 nucleos, hyper-threading e possui turbo boost.

1. Processador capaz de processar duas tarefas ao mesmo tempo, possuindo 2 núcleos como o AMD Athlon X2. Processador capaz de executar 4 tarefas ao mesmo tempo, possuindo 4 nucleos como o AMD Ryzen 3 1200.